Sistemas de Computação

Quinta Aula

Haroldo Gambini Santos

Universidade Federal de Ouro Preto - UFOP

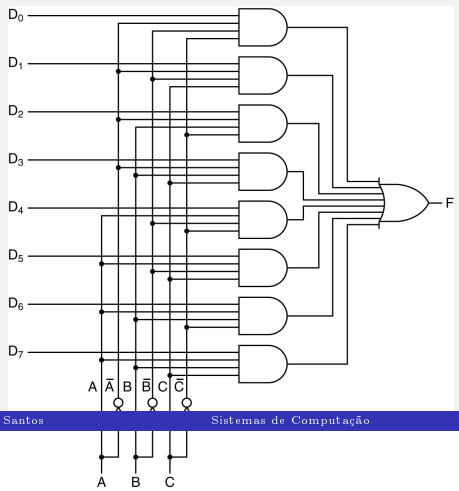
3 de setembro de 2009

Notas

Seção

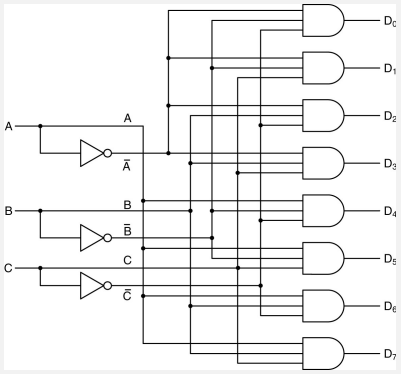
Notas

Multiplexador



Notas

Decodificador



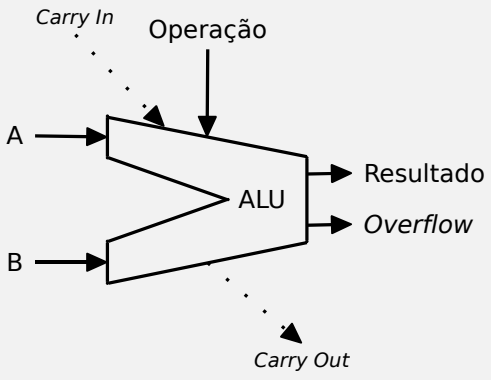
Notas

ULA: Unidade Lógica Aritmética

- Mesmo circuito efetua:
  - AND
  - OR
  - Soma de palavras

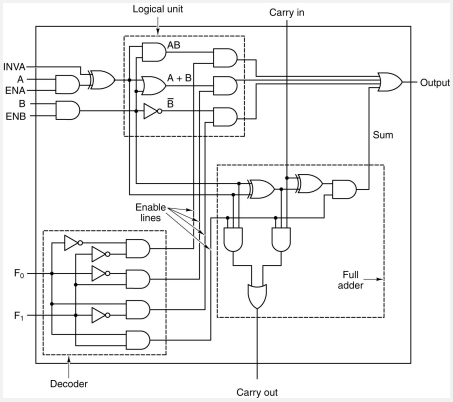
Notas

ULA - 1 bit



Notas

ULA - 1 bit



Notas

Relógios

Função: respeitar relações de **precedência** entre eventos.

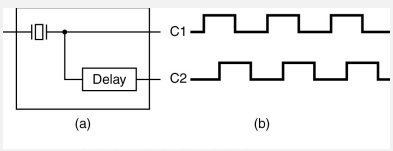
Tempo de ciclo: intervalo entre dois pulsos consecutivos

Muitos eventos possíveis em um ciclo

- Resolução adicional: atraso

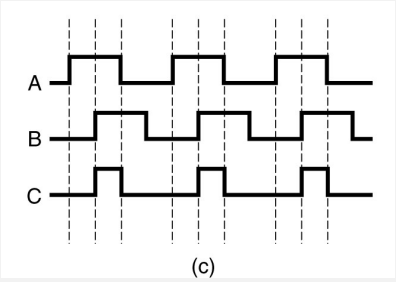
Notas

Relógios - Atraso



Notas

Relógios - Assimetria



Notas

Circuitos

- Combinacionais
- Sequenciais

Notas

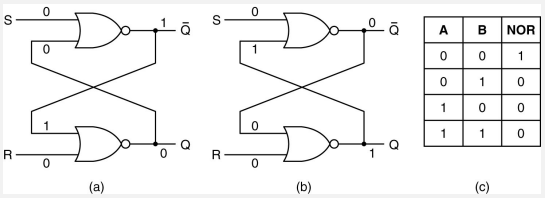
Circuitos

Circuitos Sequenciais

Saídas não dependem
somente
das entradas.

Notas

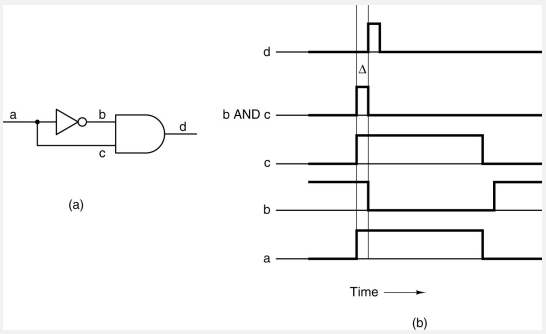
Latches



A	B	NOR
0	0	1
0	1	0
1	0	0
1	1	0

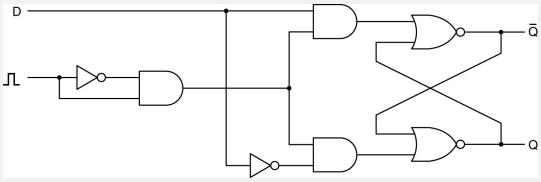
Notas

Flip-Flops



Notas

Flip-Flops



Notas